UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAŞI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAŢII SI TEHNOLOGIA INFORMATIEI
Domeniul: ***Inginerie electronică, telecomunicaţii şi tehnologii informaţionale***
Programul de studii universitare de licenţă: Electronică aplicată
Titlul absolventului: ***inginer***
Durata studiilor: ***4 ani***
Forma de învăţământ: ***zi***
Limbă de predare: ***română***

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
Prof. univ. dr. ing Iulian-Aurelian CIOCOIU

PLAN DE ÎNVĂŢĂMÂNT

ANUL 1, 2025/2026

	Nr. crt.	Denumire disciplină	Cod disc.EA_	Opt.	Form.	Semestrul 1							Semestrul 2						
						Nr. ore/ săpt./ disciplină				SI	FE	K	Nr. ore/ săpt./ disciplină				SI	FE	K
						C	S	L	P				C	S	L	P			
	101	Analiză matematică	AM.101	DOB	DF	2	2	-	-	79	E	**5**							
	102	Algebră liniară, geometrie analitică şi diferenţială	ALGAD.102	DOB	DF	2	3	-	-	65	E	**5**							
	103	Bazele electrotehnicii 1	BE1.103	DOB	DF	1	-	2	-	39	V	**3**							
	104	Fizica 1	FIZ1.104	DOB	DF	1	1	1	-	39	E	**3**							
	105	Progamarea calculatoarelor şi limbaje de programare 1	PCLP1.105	DOB	DF	2	-	2	-	52	E	**4**							
	112	Grafică asistată de calculator	GAC.106	DOB	DF	1		2		39	V	**3**							
	106	Limbă modernă 1 (Engleza)	ENG1.107	DOB	DC	1	1	-	-	26	V	**2**							
	107	Educaţie fizică şi sport 1	EFS.108	DOB	DC	-	-	1	-	13	A/R	**1**							
	108	Matematici speciale 1	MS1.109	DOB	DF								3	3	-	-	51	E	**5**
	109	Bazele electrotehnicii 2	BE2.110	DOB	DF								2		1	-	66	E	**4**
	110	Fizica 2	FIZ2.111	DOB	DF								2		1	-	66	V	**4**
	111	Programarea calculatoarelor şi limbaje de programare 2	PCLP2.112	DOB	DF								2	-	2	-	79	V	**5**
	113	Componente şi circuite pasive	CCP.113	DOB	DF								2	-	2	-	79	E	**5**
	114	Limbă modernă 2	ENG2.114	DOB	DC								1	1	-	-	26	V	**2**
	115	Educaţie fizică şi sport 2	EFS2.115	DOB	DC								-	-	1	-	13	A/R	**1**
	116	1. Informatică aplicată 1	IA1.116.1	DOP	DF	2	-	1	-	66	V	**4**							
		2. Metode numerice	MN.116.2		DF		1	-	-										
	117	1. Informatică aplicată 2	IA2.117.1	DOP	DF								1	-	2		66	V	**4**
		2. Elemente de probabilităţi şi statistică	EPS.117.2		DF								2	1	-	-			
	120	Psihologia educatiei	PE.118	DFA	DC	2	2	-	-	79	E	5							
	121	Pedagogie I	PED1.119	DFA	DC								2	2	-	-	79	E	**5**
	Total ore pe săptămână, total probe şi total credite pe semestru la disciplinele impuse (DOB) şi la disciplinele opţionale (DOP)					**12**	**7**	**9**	**0**	**418**	4E 4V 1A/R	**30**	**13**	**4**	**9**	**0**	**446**	3E 4V 1A/R	**30**
							8	**8**					**14**	**5**	**7**	**0**			
						28							**26**						

Legendă:

DOB – Disciplină obligatorie; DOP – Disciplină opţională; DFA – Disciplină facultativă; DF – Disciplină fundamentală; DS – Disciplină de specializare; DC – Disciplină complementară; C — Curs; S – Seminar; L– Laborator; P – Proiect; SI – Ore de studiu individual; K – nr. de credite; opt. – categoria de opţionalitate: DOB/ DOP/ DFA; form. – categoria formativă: DF/ DS/ DC; SI – nr. ore studiu individual pe semestru; FE – forma de evaluare (E - Examen , V- Verificare)

RECTOR,
prof.dr ing. Dan Caşcaval

DECAN,
prof.dr.ing. Daniela Tărniceriu

DIRECTOR DEPARTAMENT,
conf.dr.ing. Aghion Cristian

TECHNICAL UNIVERSITY "GHEORGHE ASACHI" IAŞI
FACULTY OF ELECTRONICS, TELECOMMUNICATIONS AND INFORMATION TECHNOLOGY
Bachelor domain: Electronic Engineering, Telecommunications and Information Technologies
Bachelor study program: Telecommunication Technologies and Systems
Academic degree: B.S. (engineer)
Duration of study: 4 years
Degree Program: full time
Language: English

Approved
In Senate meeting from .....
Senate President,
Prof. Iulian-Aurelian CIOCOIU, PhD.

CURRICULUM

1st Year 2025 - 2026

	No.	Discipline name	Disc. code TTSEN.__	Opt.	Form	1st Semester							2nd Semester						
						No. hrs/week/discipline					FE	K	No. hrs/week/discipline					FE	K
						C	S	L	P	IW			C	S	L	P	IW		
MD	101	Mathematical Analysis	MA.101	DOB	DF	2	2	-	-	79	E	5							
	102	Linear Algebra, Analytical and Differential Geometry	LAADG.102	DOB	DF	2	3	-	-	65	E	5							
	103	Fundamentals of Electrical Engineering 1	FEE.103	DOB	DF	2	-	1	-	39	V	3							
	104	Physics 1	PHY.104	DOB	DF	1	1	1	-	39	E	3							
	105	Computer Programming and Programming Languages 1	CPPL1.105	DOB	DF	2	-	2	-	52	E	4							
	106	Computer-Aided Graphics	CAG.106	DOB	DF	1	-	2	-	39	V	3							
	107	Foreign Language 1	FL1.107	DOB	DC	1	1	-	-	26	V	2							
	108	Sports 1	SP1.108	DOB	DC	-	-	1	-	13	A/R	1							
	109	Special Mathematics 1	SM1.109	DOB	DF								3	3	-	-	51	E	5
	110	Fundamentals of Electrical Engineering 2	FEE2.110	DOB	DF								2	1	1	-	52	E	4
	111	Physics 2	PHY2.111	DOB	DF								2	-	1	-	66	V	4
	112	Computer Programming and Programming Languages 2	CPPL2.112	DOB	DF								2	-	2	-	79	V	5
	113	Passive Components and Circuits	PCC.113	DOB	DF								2	-	2	-	79	E	5
	114	Foreign Language 2	FL2.114	DOB	DC								1	1	-	-	26	V	2
	115	Sports 2	SP2.115	DOB	DC								-	-	1	-	13	A/R	1
ED	116	1. Applied Informatics 1	AI1.116.1	DOP	DF	2	-	1	-	66	V	4							
		2. Numerical methods	NM.116.2	DOP	DF	2	1	-	-										
	117	1. Applied Informatics 2	AI2.117.1	DOP	DF								1	-	2	-	66	V	4
		2. Probabilities and Statistics	PS.117.2	DOP	DF								2	1	-	-			
FD	118	Introduction to Analog Circuits	IAC.118	DFA	DS								1	-	2	-	39	V	3
	119	Applied Mathematical Complements	AMC.119	DFA	DC								2	2	-	-	52	V	4
	120	Romanian Language 1	ROM1.120	DFA	DC	-	2	-	-	26	V	2							
	121	Romanian Language 2	ROM2.121	DFA	DC								-	2	-	-	26	V	2
	122	Education Psychology	EPSY.122	DFA	DC	2	2	-	-	79	E	5							
	123	Pedagogy I	PED.123	DFA	DC								2	2	-	-	79	E	5
		Total hours per week, total assessments per semester and total credits per semester for mandatory discipline (MD) and elective discipline (ED)				13	7 8	8 7	-	358	4E 4V 1A/R	30	13 14	5 6	9 7	-	372	3E 4V 1A/R	30
						28							27						

Discipline code: IETTI or SP acronym.discipline acronym.year of study (1-4) serial number (ex: IETTI.AM.101, TTSEN.MA.101)
DOB – Mandatory discipline; DOP – Elective discipline; DFA – Facultative discipline; DF – Fundamental discipline; DS – Specialization discipline; DC – Complementary discipline; C – Course; S – Seminar; L– Laboratory; P – Project; SI – Individual study hours; K – no. of credits; Opt. – optionality category: DOB/ DOP/ DFA; Form. – formative category: DF/ DS/ DC; SI – no. of individual study hours per semester; FE – form of evaluation (E - Exam, V- Verification)

RECTOR
Prof. Dan Cașcaval, PhD.

DEAN
Prof.Daniel Tărniceriu, PhD.

HEAD OF DEPARTMENT
Assoc. Prof. Dănuț Burdia, PhD.

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAŞI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAŢII SI TEHNOLOGIA INFORMATIEI
Domeniul: ***Inginerie electronică, telecomunicaţii şi tehnologii informaţionale***
Programul de studii universitare de licenţă: Electronică aplicată
Titlul absolventului: ***inginer***
Durata studiilor: ***4 ani***
Forma de învăţământ: ***zi***
Limbă de predare: ***română***

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
Prof. univ. dr. ing Iulian-Aurelian CIOCOIU

PLAN DE ÎNVĂŢĂMÂNT

ANUL 2, 2025/2026

Nr. crt.	Denumire disciplină	Cod disc.EA_	Opt.	Form.	Semestrul 1							Semestrul 2						
					Nr. ore/ săpt./ disciplină				SI	V	K	Nr. ore/ săpt./ disciplină				SI	V	K
					C	S	L	P				C	S	L	P			
201	Dispozitive electronice	DE.201	DOB	DF	4	1	2	-	91	E	7							
202	Semnale, circuite si sisteme	SCS.202	DOB	DF	4	-	3	-	91	E	7							
203	Analiza asistată de calculator a circuitelor electronice	AACCE.203	DOB	DF	2	-	2	-	106	E	6							
204	Matematici speciale 2	MS2.204	DOB	DF	3	2	-	-	92	E	6							
205	Programare orientată pe obiecte	POO.205	DOB	DF	2	-	2	-	52	V	4							
206	Circuite electronice fundamentale	CEF.206	DOB	DF								3	-	2	1	105	E	7
207	Semnale şi sisteme	SS.207	DOB	DF								3	-	3	-	78	E	6
208	Circuite integrate digitale	CID.208	DOB	DF								3	-	2	1	78	E	6
209	Teoria transmisiunii informaţiei	TTI.209	DOB	DF								3	-	2	-	92	E	6
210	Măsurări în electronică şi telecomunicaţii	MET.210	DOB	DF								2	-	1	-	39	V	3
211	Educaţie fizică şi sport 3	EFS3.211	DOB	DC								-	-	1	-	40	A/R	2
212	Tehnologii WEB	TWEB.212	DFA	DS	2	-	2	-	52	E	4							
213	Circuite inteligente programabile	CIP.213	DFA	DS	2	-	2	-	25	V	3							
214	Introducere în circuite logice	ICL.214	DFA	DS	1	-	1	-	80	V	4							
215	Introducere în programare Python	IPP.215	DFA	DS								2	-	2	-	25	V	3
216	Introducere în proiectarea circuitelor integrate digitale utilizând SystemVerilog	IPCIDSV.216	DFA	DS								1	-	2	-	39	V	3
217	Limba modernă 3	ENG3.217	DFA	DC	-	1	-	-	13	V	1							
218	Specialist în domeniul securitatii si sanatatii in munca	SDSSM.218	DFA	DC								2	2	-	2	24	V	4
219	Etică şi integritate	EINT.219	DFA	DC								2	1	-	-	66	V	4
220	Pedagogie II	PED2.220	DFA	DC	2	2	-	-	79	E	5							
221	Didactica specializarii	DS.221	DFA	DC								2	2	-	-	79	E	5
222	Comunicare interculturală	CIC.222	DFA	DC								1	2	-	-	39	V	3
	Total ore pe săptămână, total probe pe semestru şi total credite pe semestru la disciplinele impuse (DI) şi la disciplinele opţionale (DO)				15	3	9	0	432	4E 1V	30	14	0	11	2	432	4E 1V 1A/R	30
					27							27						

Legendă:

DOB – Disciplină obligatorie; DOP – Disciplină opţională; DFA – Disciplină facultativă; DF – Disciplină fundamentală; DS – Disciplină de specializare; DC – Disciplină complementară; C — Curs; S – Seminar; L– Laborator; P – Proiect; SI – Ore de studiu individual; K – nr. de credite; opt. – categoria de opţionalitate: DOB/ DOP/ DFA; form. – categoria formativă: DF/ DS/ DC; SI – nr. ore studiu individual pe semestru; FE – forma de evaluare (E - Examen , V- Verificare)

RECTOR,
prof.dr ing. Dan Caşcaval

DECAN,
prof.dr.ing. Daniela Tărniceriu

DIRECTOR DEPARTAMENT,
conf.dr.ing. Agaton Cristian

TECHNICAL UNIVERSITY "GHEORGHE ASACHI" IAŞI
FACULTY OF ELECTRONICS, TELECOMMUNICATIONS AND INFORMATION TEHNOLOGY
Bachelor domain: Electronic Engineering, Telecommunications and Information Technologies
Bachelor study program: Telecommunication Technologies and Systems
Language: English
Academic degree: B.S. (engineer)
Duration of study: 4 years
Degree Program: full time

Approved
In Senate meeting from ... .
Senate President,
Prof. Iulian-Aurelian CIOCOIU, PhD.

CURRICULUM

2nd Year 2025 - 2026

	No.	Name of the discipline	Disc. Code ETTI__	Condi-tionali-ties	1st Semester							2nd Semester						
					No. hrs/week/discipline					Fin Eval	K	No. hrs/week/discipline					Fin Eval	K
					C	S	L	P	IW			C	S	L	P	IW		
	201	Electronic Devices	EDID201		4	1	2	-	91	E	7							
	202	Signals, Circuits and Systems	EDID202		4	-	3	-	91	E	7							
	203	Computer-Aided Analysis of Electronic Circuits	EDIS203		2	-	2	-	106	E	6							
	204	Special Mathematics 2	EDIF204		3	2	-	-	92	E	6							
	205	Object-Oriented Programming	EDID205		2	-	2	-	52	C	4							
MD	206	Fundamental Electronic Circuits	EDID206									3	-	2	1	105	E	7
	207	Signals and Systems	EDID207									3	-	3	-	78	E	6
	208	Digital Integrated Circuits	EDID208									3	-	2	1	78	E	6
	209	Information Theory	EDID209									3	-	2	-	92	E	6
	210	Electronic and Telecommunications Measurements	EDID210									2	-	1	-	39	C	3
	211	Sports 3	EDIC211									-	-	1	-	40	A/R	2
	213	WEB Technologies	EDLS213		2	-	2	-	52	E	4							
	214	Programmable Smart Circuits	EDLS214		2	-	2	-	25	VP	3							
	215	Introduction to Logic Circuits	EDLD215		1	-	1	-	80	C	4							
	216	Foreign Language 3	EDLC216		-	1	-	-	13	C	1							
	217	Foreign Language 4	EDLC217									-	1	-	-	13	C	1
FD	218	Introduction to Python Programming	EDLS218									2	-	2	-	25	VP	3
	219	Romanian Language 3	EDLC219		2	-	2	-	52	E	4							
	220	Ethics and Integrity	EDLC220									2	1	-	-	66	V	4
	221	Romanian Language 4	EDLC221									-	2	-	-	26	C	2
	222	Pedagogy II	EDLC222		2	2	-	-	79	E	5							
	223	Didactics of specialization	EDLC223									2	2	-	-	79	E	5
	224	Intercultural communication	EDC.224									1	2			39	V	3
		Total hours per week, total assessments per semester and total credits per semester for mandatory discipline (MD) and elective discipline (ED			15	3	9	0	432	4E 1C	30	14	0	11	2	432	4E 1C 1A/R	30
					27							27						

MD – mandatory discipline; **ED** –elective discipline; **FD** –facultative discipline ; **IA** – independent activities; **C** – complementary; **D**- from the domain, **F** – fundamental, **S** – specialization; **V**- verification; **K**- credits; **E**- Exam; **C**- colloquium; **A/R** – accept/reject, **IW** - individual work; * = credits and verifications not included in the total.T - Telecommunication Technologies and Systems, M – Microelectronics, Optoelectronics and Nanotechnologies, E – Applied Electronics.
Discipline code: ETTI + 3 letters + 3 figures +α, where α = missing / letter = common for the faculty/section .

RECTOR
Prof. Dan Caşcaval, PhD.

DEAN
Prof.Daniela Tărniceriu, PhD.

HEAD OF DEPARTMENT
Assoc. Prof. Dănuț Burdia, PhD.

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAŞI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAŢII SI TEHNOLOGIA INFORMATIEI
Domeniul: ***Inginerie electronică, telecomunicaţii şi tehnologii informaţionale***
Programul de studii universitare de licenţă: ***Electronică aplicată***
Titlul absolventului: ***inginer***
Durata studiilor: ***4 ani***
Forma de învăţământ: ***zi***
Limbă de predare: ***română***

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
prof.dr.ing. Iulian Aurelian Ciocoiu

PLAN DE ÎNVĂŢĂMÂNT

ANUL 3, 2025/2026

Nr. crt.	Denumire disciplină	Cod disc.EA_	Opt.	Form.	Semestrul 1							Semestrul 2						
					Nr. ore/săpt./disciplină					V	K	Nr. ore/săpt./disciplină					V	K
					C	S	L	P	SI			C	S	L	P	SI		
301	Circuite integrate analogice	CIA.301	DOB	DF	3	-	2	1	105	E	7							
302	Introducere in comunicatii	IC.302	DOB	DS	3	-	1		79	V	5							
303	Televiziune	TV.303	DOB	DF	3	-	2		65	E	5							
304	Economie şi marketing	EM.304	DOB	DC	2	-	1		39	V	3							
305	Prelucrarea digitala a semnalelor	PDS.305	DOB	DF	3	-	2		92	E	6							
306	Internetul tuturor lucrurilor	ITL.306	DOB	DS								2	-	1		39	V	3
307	Microunde	TMU.307	DOB	DF								3	-	2		38	V	4
308	Aparate electronice de măsură şi control	AEMC.308	DOB	DS								3	-	2	1	24	E	4
309	Microprocesoare şi microcontrolere	MM.309	DOB	DF	2	-	2		52	E	4							
310	Practică de specialitate	PS.310	DOB	DS								90 ore					A/R	4
324	Practică în domeniu	PD.324	DOB	DF								90 ore					A/R	4
311	Electroacustica	E.311	DOP	DS														
	Modelarea, simularea sistemelor electronice de acţionare	MSSEA.311	DOP	DS								2	-	1	1	25	E	3
312	Electronică industrială 1	EI1.312	DOP	DS														
	Automatizari în electronica industrială	EAI.312	DOP	DS								2		2		52	E	4
313	Electronică şi informatică medicală	EIM.313	DOP	DS														
	Prelucrarea datelor medicale	PDM.313	DOP	DS								3		2		38	E	4
314	Educaţie fizică si sport 4	EFS4.314	DFA	DC			2		26	A/R	2							
315	Bazele tehnologice ale microelectronicii	BTME.315	DFA	DS								2		2		52	V	4
316	Structuri integrate pentru aplicaţii specifice 1	SIAS1.316	DFA	DS								2		2		79	V	5
317	Aplicatii practice ale microcontrolerelor	APM.317	DFA	DS				2	26	V	2							
318	Software pentru electronică aplicată	SEA.318	DFA	DS								2	-	2		25	E	3
319	Educaţie antreprenorială	EA.319	DFA	DC								2	-	1		93	V	5
320	Instruire asistata de calculator	IAC.320	DFA	DS	1	1	-	-	26	V	2							
321	Practica pedagogica in invatamantul preuniversitar obligatoriu (1)	PDIPO1.321	DFA	DC	-	3	-	-	39	V	3							
322	Managementul clasei de elevi	MCE.322	DFA	DC								1	1	-	-	53	E	3
323	Practica pedagogica in invatamantul preuniversitar obligatoriu (2)	PDIPO2.323	DFA	DC								12sx3h/s=36 h					12	V	2
324	Examen de absolvire, Nivel I	EA1.324	DFA	DC								2 saptamani					E	5
	Total ore pe săptămână, total probe pe semestru şi total credite pe semestru la disciplinele impuse (DI) şi la disciplinele opţionale (DO)				16	0	10	1	432	4E 2V	30	15	0	10	2	216	4E 2V 2A/R	30
					27							27						

Legendă:

DOB – Disciplină obligatorie; DOP – Disciplină opţională; DFA – Disciplină facultativă; DF – Disciplină fundamentală; DS – Disciplină de specializare; DC – Disciplină complementară; C — Curs; S – Seminar; L– Laborator; P – Proiect; SI – Ore de studiu individual; K – nr. de credite; opt. – categoria de opţionalitate: DOB/ DOP/ DFA; form. – categoria formativă: DF/ DS/ DC; SI – nr. ore studiu individual pe semestru; FE – forma de evaluare (E - Examen , V- Verificare)

RECTOR,
prof.dr ing. Dan Caşcaval

DECAN,
prof.dr.ing. Daniela Tărniceriu

DIRECTOR DEPARTAMENT,
conf.dr.ing. Aghion Cristian

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAŞI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAŢII SI TEHNOLOGIA INFORMATIEI
Domeniul de licenţă: ***Inginerie electronică, telecomunicaţii şi tehnologii informaţionale***
Programul de studii universitare de licenţă: ***Tehnologii şi sisteme de telecomunicaţii***
Durata studiilor: 4 ani
Forma de învăţământ: zi

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
Prof. univ. dr. ing Iulian-Aurelian CIOCOIU

PLAN DE ÎNVĂŢĂMÂNT

ANUL 3, 2025/2026

	Nr. crt.	Denumire disciplină	Cod disc.ETTI_	Con-ditionari	Semestrul 1							Semestrul 2						
					Nr. ore/ săpt. /disciplină				SI	V	K	Nr. ore/ săpt./ disciplină				SI	V	K
					C	S	L	P				C	S	L	P			
DI	301	Circuite integrate analogice	DID301		3	-	2	1	105	E	7							
	302	Introducere in comunicatii	DIS302		3	-	1	-	79	C	5							
	303	Televiziune	DID308		3	-	1	-	52	E	4							
	304	Microcontrolere	DID304T		2	-	2	-	52	E	4							
	305	Prelucrarea digitala a semnalelor	DID305ET		3	-	2	-	92	E	6							
	306	Decizie şi estimare în prelucrarea informaţiei	DIS306T		2	1	1	-	52	C	4							
	307	Microunde	DID307									3	-	2	-	38	C	4
	308	Aparate electronice de măsură şi control	DIS303									3	-	1	1	38	E	4
	309	Sisteme de comunicaţii	DID309T									3	-	2	-	38	E	4
	310	Proiectarea asistată de calculator a sistemelor analogice si digitale	DIS310T									2	-	2	1	38	E	4
	311	Electronică de putere	DID311T									2	-	1	-	39	C	3
DO	312	Antene şi propagare	DOS312T									2	-	1	-	39	E	3
		Bazele radiocomunicaţiilor	DOS313T															
AI	313	Practică în domeniu	DID321									3s x 30 ore/s = 90 ore				18	A/R	4
	314	Practică de specialitate	DIS316									3s x 30 ore/s = 90 ore				18	A/R	4
DL	315	Aplicaţii practice ale microcontrolerelor	DLS314		-	-	-	2	26	C	2							
	316	Educaţie fizică şi sport 4	DLC315									-	-	2	-	26	A/R	2
	317	Bazele tehnologice ale microelectronicii	DIS309M									2	-	2	-	79	E	5
	318	Sinteza circuitelor analogice	DIS310M									2	-	2	-	52	E	4
	319	Electronică şi informatică medicală	DOS315E									3	-	2	-	65	E	5
	320	Structuri integrate pentru aplicaţii specifice 1	DLS318M									2	-	2	-	79	C	5
	321	Specialist in domeniul securităţii şi sănătăţii în muncă	DLD317									2	2	-	2	24	C	4
	322	Educaţie antreprenorială	DLC316									2	-	1	-	93	C	5
	323	Instruire asistată de calculator	DLC317		1	1	-	-	26	C	2							
	324	Practică pedagogică în învăţământul preuniversitar obligatoriu (1)	DLC318		14s x 3h/s = 42				81	C	3							
	325	Managementul clasei de elevi	DLC319									1	1	-	-	53	E	3
	326	Practica pedagogică în învăţământul preuniversitar obligatoriu (2)	DLC320									12s x 3h/s = 36				18	C	2
	327	Examen de absolvire, Nivelul I	DLC321													135	E	5
	Total ore pe săptămână, total probe pe semestru şi total credite pe semestru la disciplinele impuse (DI) şi la disciplinele opţionale (DO)				16	1	9	1	432	4E 2C	30	15	0	9	2	266	4E 2C 2A/R	30
					27							26						

Cod disciplină: ETTI + 3 litere + 3 cifre+α unde: α = lipsă / literă <=> comună pe facultate / numai secţia(ile)
(T = Tehnologii si sisteme de telecomunicaţii / E = Electronică aplicata / M = Microtelecronica, optoelectronica si nanotehnologii)
Categoria de opţionalitate: DI–discipline impuse;DO–discipline opţionale;DL–discipline liber alese;AI-activit. independente;
Categoria formativă: DF-disciplina fundamentala DD-disciplina inginerească in domeniu DS-disciplina de specialitate DC-disciplina complementara
V – verificări; K – credite; x - credite şi verificări neincluse în program;

RECTOR,
Prof.dr.ing. Dan Caşcaval

DECAN,
Prof.dr.ing. Daniela Tărniceriu

DIRECTOR DEPARTAMENT,
Conf. dr. ing. Dănuţ Burdia

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAŞI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAŢII ŞI TEHNOLOGIA INFORMAŢIEI
Domeniul de licenţă: ***Inginerie electronică, telecomunicaţii şi tehnologii informaţionale***
Programul de studii universitare de licenţă: ***Microelectronică, optolectronică şi nanotehnologii***
Titlul absolventului: ***inginer***
Durata studiilor: ***4 ani***
Forma de învăţământ: ***zi, cu frecvenţă***
Limbă de predare: română

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
Prof. univ dr. ing Iulian-Aurelian CIOCOIU

PLAN DE ÎNVĂŢĂMÂNT

ANUL 3, 2025/2026

Nr. crt.	Denumirea disciplinei	Cod disc. (IETTI.__)	Opt.	Form.	Semestrul 1							Semestrul 2						
					Nr. ore/ săpt./ disciplină				SI	FE	K	Nr. ore/ săpt./ disciplină				SI	FE	K
					C	S	L	P				C	S	L	P			
301	Circuite integrate analogice	CIA.301	DOB	DF	3	-	2	1	105	E	7							
302	Introducere în comunicaţii	IC.302	DOB	DS	3	-	1	-	79	V	5							
303	Televiziune	TV.303	DOB	DF	3	-	1	-	79	E	5							
304	Bazele tehnologice ale microelectronicii	BTME1.304	DOB	DS	2	-	2	-	52	V	4							
305	Circuite integrate de prelucrare a semnalelor	CIPS.305	DOB	DS	3	-	2	-	65	E	5							
306	Limbaje de descriere hardware	LDH.306	DOB	DS	3	-	2	-	38	E	4							
307	Microunde	MU.307	DOB	DF								3	-	2	-	38	V	4
308	Aparate electronice de masură şi control	AEMC.308	DOB	DS								3	-	1	1	38	E	4
309	Bazele tehnologice ale microelectronicii 2	BTME2.309	DOB	DS								2	-	2	-	52	E	4
310	Sinteza circuitelor analogice	SCA.310	DOB	DS								2	-	2	-	52	E	4
311	1 Circuite VLSI reconfigurabile	CVLSIR.311.1	DOP	DS								2	-	2	-	25	V	3
	2. Metode de simulare a circuitelor analogice	MSCA.311.2		DS									-		-			
312	1. Sisteme de calcul şi de operare	SCO.312.1	DOP	DF								2	-	2	-	25	V	3
	2. Baze de date	BD.312.2		DF									-		-			
313	Practică în domeniu	PD.313.1	DOB	DF								3sx30h/s=90h				18	A/R	4
	Practică de specialitate	PS.313.2	DOB	DS								3sx30h/s=90h				18	A/R	4
314	Aplicaţii practice ale microcontrolerelor	APM.314	DFA	DF	-	-	-	2	26	V	2							
315	Educaţie fizică şi sport 5	EFS5.315	DFA	DC	-	-	2	-	26	A/R	2							
316	Educaţie fizică şi sport 6	EFS6.316	DFA	DC								-	-	2	-	26	A/R	2
317	Structuri integrate pentru aplicaţii specifice 1	SIAS1.317	DFA	DS								2	-	2	-	79	V	5
318	Electronică şi informatică medicală	EIM.318	DFA	DS								3	-	2	-	65	E	5
319	Electronică industrială 1	EI1.319	DFA	DC								2	-	2	-	79	E	5
320	Educaţie antreprenorială	EA.320	DFA	DC								2	-	1	-	93	V	5
321	Instruire asistată de calculator	IAC.321	DFA	DC	1	1	-	-	26	V	2							
322	Practică pedagogică în învăţământul preuniversitar obligatoriu (1)	PPIPO1.322	DFA	DC	14sx3h/s=42				81	V	3							
323	Managementul clasei de elevi	MCE.323	DFA	DC								1	1	-	-	53	V	3
324	Practică pedagogică în învăţământul preuniversitar obligatoriu (2)	PPIPO2.324	DFA	DC								12sx3h/s=36				54	V	2
325	Examen de absolvire, Nivel I	EAN1.325	DFA	DC								-	-	-	-	135	E	5
Total ore pe săptămână, total forme de evaluare şi credite pe semestru, la DOB şi DOP					17	0	10	1	418	4E 2V	30	14	0	11	1	266	3E 3V	30
						0	12					14	0	7			2A/R	
					28							26						

Legendă:
Cod disciplină: IETTI sau acronim PS.acronim disciplină.an de studiu (1-4) nr. de ordine (ex: IETTI.AM.101, TSTEN.AM.101)
DOB – Disciplină obligatorie; DOP – Disciplină opţională; DFA – Disciplină facultativă; DF – Disciplină fundamentală; DS – Disciplină de specializare; DC – Disciplină complementară; C — Curs; S – Seminar; L– Laborator; P – Proiect; SI – Ore de studiu individual; K – nr. de credite; Opt. – categoria de opţionalitate: DOB/ DOP/ DFA; Form. – categoria formativă: DF/ DS/ DC; SI – nr. ore studiu individual pe semestru; FE – forma de evaluare (E - Examen , V- Verificare)

RECTOR,
prof.univ.dr ing. Dan Caşcaval

DECAN,
prof.univ.dr.ing. Daniela Tărniceriu

DIRECTOR DEPARTAMENT,
şef.lucr.univ. dr.ing. Gabriel Bonteanu

TECHNICAL UNIVERSITY "GHEORGHE ASACHI" IAŞI
FACULTY OF ELECTRONICS, TELECOMMUNICATIONS AND INFORMATION TECHNOLOGY
Bachelor domain: Electronic Engineering, Telecommunications and Information Technologies
Bachelor study program: Telecommunication Technologies and Systems
Language: English
Academic degree: B.S. (engineer)
Duration of study: 4 years
Degree Program: full time

Approved
In Senate meeting from .....
Senate President,
Prof. Iulian-Aurelian CIOCOIU, PhD

CURRICULUM

3rd Year 2025 - 2026

	No.	Name of the discipline	Disc.Code ETTI__	Con di-tion ali-ties	1st Semester							2nd Semester						
					No. hrs/week./discipline					Fin Eval	K	No. hrs/week./discipline					Fin Eval	K
					C	S	L	P	IW			C	S	L	P	IW		
ND	301	Analog Integrated Circuits	EDID301		3	-	2	1	105	E	7							
	302	Introduction to Communications	EDIS302		3	-	1	-	79	C	5							
	303	Television	EDID308		3	-	1	-	52	E	4							
	304	Microcontrollers	EDIS304T		2	-	2	-	52	E	4							
	305	Digital Signal Processing	EDID305T		3	-	2	-	92	E	6							
	306	Decision and Estimation in Data Processing	EDID306T		2	1	1	-	52	C	4							
	307	Computer Networks and Operating Systems	EDIS307T									3	-	2	-	38	C	4
	308	Electronic Equipments for Measuring and Control	EDIS303									3	-	1	1	38	E	4
	309	Communication Systems	EDID309T									3	-	2	-	38	E	4
	310	Computer - Aided Design of Analog and Digital Systems	EDIS310T									2	-	2	1	38	E	4
	311	Power Electronics	EDID311T									2	-	1	-	39	C	3
ED	312	1. Antennas and Propagation	EDOS312T									2	-	1	-	39	E	3
		2. Fundamentals of Radiocommunications	EDOS313T															
IA	313	Domain Training	EDID319									3w x 30h/w=90 h				18	A/R	4
	314	Speciality Training	EDIS320									3w x 30h/w=90 h				18	A/R	4
FD	315	Microcontroller Applications	EDLS314		-	-	-	2	26	C	2							
	316	Sports 4	EDLC315		-	-	2	-	26	A/R	2							
	317	Sports 5	EDLC316									-	-	2	-	26	A/R	2
	318	Technological Fundamentals of Microelectronics	EDIS309M									2	-	2	-	79	E	5
	319	Analog Circuits Synthesis	EDIS310M									2	-	2	-	52	E	4
	320	Medical Electronics and Informatics	EDOS315E									3	-	2	-	65	E	5
	321	Integrated Structures for Specific Applications 1	EDLS318M									2	-	2	-	79	C	5
	322	Entrepreneurial Education	EDLC317									2	-	1	-	93	C	5
		Total hours per week, total assessments per semester and total credits per semester for mandatory discipline (MD) and elective discipline (ED)			16	1	9	1	432	4E 2C	30	15	0	9	2	266	4E 2C 1A/R	30
					27							26						

MD – mandatory discipline; **ED** –elective discipline; **FD** –facultative discipline ; **IA** – independent activities; **C** – complementary; **D**- from the domain, **F** – fundamental, **S** – specialization; **V**- verification; **K**- credits; **E**- Exam; **C**- colloquium; **A/R** – accept/reject, **IW** - individual work; * = credits and verifications not included in the total.T - Telecommunication Technologies and Systems, M – Microelectronics, Optoelectronics and Nanotechnologies, E – Applied Electronics.
Discipline code: ETTI + 3 letters + 3 figures +α, where α = missing / letter = common for the faculty/section

RECTOR
Prof. Dan Caşcaval, PhD.

DEAN
Prof.Daniela Tărniceriu, PhD.

HEAD OF DEPARTMENT
Assoc. Prof. Dănuț Burdia, PhD.

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAŞI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAŢII SI TEHNOLOGIA INFORMATIEI
Domeniul: ***Inginerie electronică, telecomunicaţii şi tehnologii informaţionale***
Programul de studii universitare de licenţă: ***Electronică aplicată***
Titlul absolventului: ***inginer***
Durata studiilor: ***4 ani***
Forma de învăţământ: ***zi***
Limbă de predare: ***română***

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
prof.dr.ing. Iulian Aurelian Ciocoiu

PLAN DE ÎNVĂŢĂMÂNT

ANUL 4, 2025/2026

	Nr. crt.	Denumire disciplină	Cod disc.EA_	Opt.	Form.	Semestrul 1							Semestrul 2						
						Nr. ore/săpt./disciplină							Nr. ore/săpt./disciplină						
						C	S	L	P	SI	V	K	C	S	L	P	SI	V	K
	401	Electronică industrială 2	EI2.401	DOB	DS	3		2	1	51	E	5							
	402	Senzori şi traductoare	ST.402	DOB	DS	2		1	1	79	E	5							
	403	Procesoare digitale si aplicatii	PDA.403	DOB	DS								2		1	1	52	E	4
	404	Sisteme audio video digitale	SAVD.404	DOB	DS								2		2		26	V	3
	405	Reţele de calculatoare şi sisteme distribuite	RCSD.405	DOB	DS								2		2		52	V	4
	406	Comunicare	C.406	DOB	DC								1				13	V	1
	407	Inteligenţă computaţională integrată	ICI.407	DOB	DS								2		2		52	E	4
	408	Echipamente periferice şi interfaţare om calculator	EPIOC.408	DOB	DS	2		2		79	E	5							
	409	Electronică pentru automobile	EA.409	DOB	DS	3		2		65	E	5							
	410	Management	M.410	DOB	DC								2		1		39	V	3
	411	Elaborarea proiectului de diplomă	EPD.411	DOB	DS								56 ore			4	40	A/R	4
	412	Practica elaborare proiect de diplomă	PEPD.412	DOB	DS								2s x 30h/s =60h				12	A/R	4
		Susţinere proiect de diplomă	SPD.412	DOB	DF												240	E	10
	413	Compatibilitate electromagnetică în electronica de putere	CEMEP.413	DOP	DS	2		2		79	V	5							
		Sisteme de control cu circuite reconfigurabile	SCCR.413	DOP	DS														
	414	Aplicatii in inteligenta artificiala	AIA.414	DOP	DS	2		2		79	E	5							
		Bazele sistemelor de achiziţie de date	BSAD.414	DOP	DS														
	415	Tehnici de interconectare in electronica	TIE.415	DOP	DS														
		Analiza asistată de calculator a circuitelor electronice de putere	ASCCEP.415	DOP	DS								1		2		39	V	3
	416	Bazele radiocomunicaţiilor	BR.416	DFA	DS	3	-	1		106	E	6							
	417	Structuri integrate pentru aplicaţii specifice 2	SIAS2.417	DFA	DS	3	-	2		65	V	5							
	418	Verificarea funcţională a circuitelor integrate digitale	VFCID.418	DFA	DS	2	2			52	E	4							
	419	Etica si integritate academica	EIA.419	DFA	DC	1				94	A/R	4							
	420	Educaţie antreprenorială-Afaceri digitale 1	EAAD1.420	DFA	DC	1		2		93	V	5							
	421	Educaţie antreprenorială-Afaceri digitale 2	EAAD2.421	DFA	DC								2			1	39	V	3
	Total ore pe săptămână, total probe pe semestru şi total credite pe semestru la disciplinele impuse (DI) şi la disciplinele opţionale (DO)					14	0	11	2	432	5E 1V	30	12	0	10	5	564	3E 5V 2A/R	30
						27							27						

Legendă:

DOB – Disciplină obligatorie; DOP – Disciplină opţională; DFA – Disciplină facultativă; DF – Disciplină fundamentală; DS – Disciplină de specializare; DC – Disciplină complementară; C – Curs; S – Seminar; L– Laborator; P – Proiect; SI – Ore de studiu individual; K – nr. de credite; opt. – categoria de opţionalitate: DOB/ DOP/ DFA; form. – categoria formativă: DF/ DS/ DC; SI – nr. ore studiu individual pe semestru; FE – forma de evaluare (E - Examen , V- Verificare)

RECTOR,
prof.dr ing. Dan Caşcaval

DECAN,
prof.dr.ing. Dani[illegible] Tărniceriu

DIRECTOR DEPARTAMENT,
conf.dr.ing. A[illegible]ion Cristian

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAŞI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAŢII SI TEHNOLOGIA INFORMATIEI
Domeniul de licență: ***Inginerie electronică, telecomunicații și tehnologii informaționale***
Programul de studii universitare de licenţă: ***Tehnologii şi sisteme de telecomunicaţii***
Titlul absolventului: ***inginer***
Durata studiilor: ***4 ani***
Forma de învăţământ: ***zi***

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
Prof. univ. dr. ing Iulian-Aurelian CIOCOIU

PLAN DE ÎNVĂŢĂMÂNT

ANUL 4, 2025/2026

	Nr. crt.	Denumire disciplină	Cod disc.ETTI_	Con-ditio nari	Semestrul 1							Semestrul 2						
					Nr. ore/ săpt. /disciplină				SI	V	K	Nr. ore/ săpt. /disciplină				SI	V	K
					C	S	L	P				C	S	L	P			
DI	401	Economie si marketing	DIC304		2	-	1	-	39	C	3							
	402	Comunicaţii mobile	DIS402T		3	-	1	1	65	E	5							
	403	Comunicaţii digitale	DID404T		3	1	1	-	38	E	4							
	404	Tehnologie electronică	DIS406T		2	-	1	1	52	C	4							
	405	Radiocomunicaţii	DIS405T		3	-	2	-	65	E	5							
	406	Rețele de calculatoare și sisteme de operare	DIS403T									3	-	2	-	65	C	5
	407	Comunicare	DIC407									1	-	-	-	13	VP	1
	408	Management	DIC408									2	-	1	-	39	C	3
	409	Elaborarea proiectului de diplomă	DIS419									-	-	-	4	52	A/R	4
DO	410	Comunicatii optice	DOS409T		3	-	1	-	79	C	5							
		Introducere în nanoelectronică	DOS410T															
	411	Tehnici de proiectare la înalta frecventa	DOS411T		2	-	1	-	66	E	4							
		Dispozitive şi circuite de microunde pentru radiocomunicaţii	DOS412T															
	412	Zgomote în structuri integrate	DOS413T									2	-	1	1	52	C	4
		Compatibilitate electromagnetică	DOS414T															
	413	Procesarea statistică a semnalelor	DOS415T									3	-	2	-	65	E	5
		Metode avansate de prelucrare a semnalelor	DOS416T															
	414	Centrale telefonice electronice	DOS417T									3	-	2	-	65	E	5
		Internet-of-Things	DOS418T															
AI	415	Practică elaborare proiect de diplomă	DIS420									2s x 30 ore/săpt = 60 ore				21	A/R	3
	416	Susţinere proiect de diplomă	DIS421													270	E	10
DL	417	Tehnici de proiectare VLSI analogice	DIS404M		4	-	-	2	78	E	6							
	418	Tehnici de proiectare VLSI digitale	DIS406M									3	-	-	2	65	E	5
	419	Bazele sistemelor de achiziţii de date	DID403E									3	-	2	-	65	E	5
	420	Structuri integrate pentru aplicatii specifice 2	DLS421M		2	-	2	-	79	C	5							
	421	Verificarea funcţională a circuitelor integrate digitale	DIA602 TMP		2	-	2	-	79	E	5							
	422	Proiectare avansată PCB	DLS422		2	-	2	-	106	E	6							
	423	Electronică pentru automobile	DIS409E		3	-	2	-	65	E	5							
	424	Echipamente periferice şi interfaţare om-calculator	DIS408E		2	-	2	-	79	E	5							
	425	Sisteme audio video digitale	DIS404E									2	2	-	-	52	VP	4
	426	Educaţie antreprenorială - Afaceri digitale 1	DLC426		1	-	2	-	93	C	5							
	427	Educaţie antreprenorială - Afaceri digitale 2	DLC427									2	-	-	1	39	C	3
	Total ore pe săptămână, total probe pe semestru şi total credite pe semestru la disciplinele impuse (DI) şi la disciplinele opţionale (DO)				18	1	8	2	404	4E 3C	30	14	0	8	5	642	2E 1VP 3C 2A/R	30
					29							27						

Cod disciplină: ETTI + 3 litere + 3 cifre+ α unde: α = lipsă / literă <=> comună pe facultate / numai secţia(ile)
(T = Tehnologii si sisteme de telecomunicaţii / E = Electronică aplicata / M = Microtelecronica, optoelectronica si nanotehnologii)
Categoria de opţionalitate: DI–discipline impuse;DO–discipline opţionale;DL–discipline liber alese;AI-activit. independente;
Categoria formativă: DF-disciplina fundamentala DD-disciplina inginereasca in domeniu DS-disciplina de specialitate DC-disciplina complementara
V – verificări; K – credite; x - credite și verificări neincluse în program;

RECTOR,
Prof.dr.ing. Dan Caşcaval

DECAN,
Prof.dr.ing. Daniela Tărniceriu

DIRECTOR DEPARTAMENT,
Conf. dr. ing. Dănuț Burdia

UNIVERSITATEA TEHNICĂ "GHEORGHE ASACHI" DIN IAȘI
FACULTATEA DE ELECTRONICĂ TELECOMUNICAȚII ȘI TEHNOLOGIA INFORMAȚIEI
Domeniul de licență: ***Inginerie electronică, telecomunicații și tehnologii informaționale***
Programul de studii universitare de licență: ***Microelectronică, optoelectronică și nanotehnologii***
Titlul absolventului: ***inginer***
Durata studiilor: ***4 ani***
Forma de învățământ: ***zi, cu frecvență***
Limbă de predare: română

Aprobat
În Şedinţa Senatului
din data de
Preşedinte Senat,
Prof. univ. dr. ing Iulian-Aurelian CIOCOIU

PLAN DE ÎNVĂȚĂMÂNT

ANUL 4, 2025/2026

Nr. crt.	Denumirea disciplinei	Cod disc. (IETTI.__)	Opt.	Form.	Semestrul 1							Semestrul 2						
					Nr. ore/ săpt./ disciplină				SI	FE	K	Nr. ore/ săpt./ disciplină				SI	FE	K
					C	S	L	P				C	S	L	P			
401	Tehnici de proiectare VLSI analogice	TPVLSIA.401	DOB	DS	3	-	-	2	65	E	5							
402	Arhitectura sistemelor de calcul	ASC.402	DOB	DS	2	-	2	-	52	E	4							
403	Economie și marketing	EM.403	DOB	DC	2	-	1	-	39	V	3							
404	Testare și testabilitate	TT.404	DOB	DS	3	-	1	2	51	E	5							
405	Optoelectronica	OPT.405	DOB	DF								2	-	1	-	39	V	3
406	Tehnici de proiectare VLSI digitale	TPVLSID.406	DOB	DS								2	-	2	1	65	E	5
407	Algoritmi și structuri paralele de calcul	ASPC.407	DOB	DS								2	-	2	-	79	E	5
408	Comunicare	COM.408	DOB	DC								1	-	-	-	13	V	1
109	Management	MNG.409	DOB	DC								2	-	1	-	39	V	3
410	Elaborarea proiectului de diplomă	EPD.410	DOB	DS								-	-	-	4	52	A/R	4
411	Practică elaborare proiect de diploma	PEPD.411 1	DOB	DS								2sx30h/s=60h					A/R	2
	Susținere proiect de diploma	SPD.411 2	DOB	DF												270	E	10
412	1. Modelarea componentelor electronice	MCE.412.1	DOP	DS	2	-	2	-	52	V	4							
	2. Memorii semiconductoare	MS.412.2		DS						V								
413	1. Rețele de calculatoare	RC.413.1	DOP	DS	1	-	2	-	66	V	4							
	2. Introducere în verificarea funcțională	IVF.413.2		DS						V								
414	1. Controlul calității	CC.414.1	DOP	DS	2	-	1	-	66	V	4							
	2. Sisteme multimedia	SM.414.2		DS						V								
415	1. Proiect TPVLSIA	PTPVLSIA.415.1	DOP	DS	-	-	-	1	13	V	1							
	2. Proiect BTME	PBTME 415.2		DS						V								
416	1. Perturbații și zgomote în structurile integrate	PZSI.416.1	DOP	DS								2	-	1	-	39	V	3
	2. Structuri microelectromecanice	SM.416.2		DS														
417	1. Structuri integrate pentru aplicații de putere	SIAP.417 1	DOP	DS								2	-	2	-	52	E	4
	2. Dispozitive semiconductoare de putere	DSP.417 2		DS														
418	Structuri integrate pentru aplicații specifice 2	SIAS2.418	DFA	DS	2	-	2	-	79	V	5							
419	Proiectare avansata PCB	PAPCB.419	DFA	DS	2	-	-	2	106	E	6							
420	Educație antreprenorială - Afaceri digitale 1	EAAD1.420	DFA	DC	1	-	2	-	93	V	5							
421	Inteligență computațională integrată	ICI.421	DFA	DS								2	-	2	-	79	E	5
422	Electronică pentru automobile	EA.422	DFA	DS								3	-	2	-	65	E	5
423	Educație antreprenorială - Afaceri digitale 2	EAAD2.423	DFA	DC								2	-	1	-	39	V	3
Total ore pe săptămână, total forme de evaluare și credite pe semestru, la DOB și DOP					15	0	9	5	404	3E 1V	30	13	0	7	5	648	3E 4V	30
						0	11					5	0	7			2A/R	
					29							25						

Legendă:
Cod disciplină: IETTI sau acronim PS.acronim disciplină.an de studiu (1-4) nr. de ordine (ex: IETTI.AM.101, TSTEN.AM.101)
DOB – Disciplină obligatorie; DOP – Disciplină opțională; DFA – Disciplină facultativă; DF – Disciplină fundamentală; DS – Disciplină de specializare; DC – Disciplină complementară; C — Curs; S – Seminar; L– Laborator; P – Proiect; SI – Ore de studiu individual; K – nr. de credite; Opt. – categoria de opționalitate: DOB/ DOP/ DFA; Form. – categoria formativă: DF/ DS/ DC; SI – nr. ore studiu individual pe semestru; FE – forma de evaluare (E - Examen , V- Verificare)

RECTOR,
prof.univ.dr ing. Dan Cașcaval

DECAN,
prof.univ.dr.ing. Daniela Tărniceriu

DIRECTOR DEPARTAMENT,
șef.lucr.univ. dr.ing. Gabriel Bonteanu

TECHNICAL UNIVERSITY "GHEORGHE ASACHI" IAŞI
FACULTY OF ELECTRONICS, TELECOMMUNICATIONS AND INFORMATION TEHNOLOGY
Bachelor domain: Electronic Engineering, Telecommunications and Information Technologies
Bachelor study program: Telecommunication Technologies and Systems
Language: English
Academic degree: B.S. (engineer)
Duration of study: 4 years
Degree Program: full time

Aproved
In Senat meeting from .....
Senat President,
Prof. Iulian-Aurelian CIOCOIU, PhD.

CURRICULUM

4th Year 2025 - 2026

	No.	Name of the discipline	Disc. Code ETTI__	Con-ditio-nali-ties	1st Semester							2nd Semester						
					No. hrs/week./discipline					Fin Eval	K	No. hrs/week./discipline					Fin Eval	K
					C	S	L	P	IW			C	S	L	P	IW		
MD	401	Economics and Marketing	EDIC304		2	-	1	-	39	C	3							
	402	Digital Communications	EDIS402T		3	1	1	-	92	E	6							
	403	Electronic Technology	EDIS403T		2	-	1	1	79	C	5							
	404	Radiocommunications	EDIS404T		3	-	1	1	92	E	6							
	405	Microwaves	EDID405T		3	-	2	-	65	C	5							
	406	Mobile Communications	EDIS406									3	-	1	1	38	E	4
	407	Microwave Devices and Circuits for Radiocommunications	EDID407									2	-	1	-	39	C	3
	408	Communication Skills	EDIC408									1	-	-	-	13	VP	1
	409	Management	EDIC412									2	-	1	-	39	C	3
	410	Elaboration of Bachelor Diploma Project	EDIS417									-	-	-	4	52	A/R	4
ED	411	1. Optical Communications	EDOS409T		3	-	1	-	79	E	5							
		2. Introduction to Nanoelectronics	EDOS410T															
	412	1. Noise in Integrated Structures	EDOS411T									2	-	1	1	52	C	4
		2. Electromagnetic Compatibility	EDOS412T															
	413	1. Statistical Data Processing	EDOS413T									3	-	2	-	38	E	4
		2. Advanced Signal Processing Methods	EDOS414T															
	414	1. Telephone Systems	EDOS415T									3	-	2	-	38	E	4
		2. Internet-of-Things	EDOS416T															
IA	415	Elaboration of Bachelor Diploma Project	EDIS418									2w x 30h/w=60 h				21	A/R	3
	416	Defense of Bachelor Diploma Project	EDIS419									-	-	-	-	270	E	10
FD	417	Analog VLSI Design Techniques	EDIS404M		4	-	-	2	78	E	6							
	418	Digital VLSI Design Techniques	EDIS406M									3	-	-	2	65	E	5
	419	Fundamentals of Data Acquisition Systems	EDID403E									3	-	2	-	65	E	5
	420	Integrated Structures for Specific Applications 2	EDLS425		2	-	2	-	79	C	5							
	421	Functional Verification of Digital Integrated Circuits	EDIA602 TMP		2	-	2	-	79	E	5							
	422	Advanced PCB Design (ro)	EDLS422		2	-	2	-	106	E	6							
	423	Automotive Electronics	EDIS408E		3	-	2	-	65	E	5							
	424	Peripheral Equipments and Human-Machine Interface	EDIS410E		2	-	2	-	79	E	5							
	425	Digital Audio Video Systems	EDID406E									2	-	2	-	52	VP	4
	426	Entrepreneurial Education – Digital Business 1	EDLC426		1	-	2	-	93	C	5							
	427	Entrepreneurial Education – Digital Business 2	EDLC427									2	-	-	1	39	C	3
		Total hours per week, total assessments per semester and total credits per semester for mandatory discipline (MD) and elective discipline (ED			16	1	8	1	448	3E 3C	30	16	0	8	6	600	3E 3C 1VP 1A/R	30
					26							30						

MD – mandatory discipline; **ED** –elective discipline; **FD** –facultative discipline ; **IA** – independent activities; **C** – complementary; **D**- from the domain, **F** – fundamental, **S** – specialization; **V**- verification; **K**- credits; E- Exam; **C**- colloquium; **A/R** – accept/reject, **IW** - individual work; * = credits and verifications not included in the total.T - Telecommunication Technologies and Systems, M – Microelectronics, Optoelectronics and Nanotechnologies, E – Applied Electronics.
Discipline code: ETTI + 3 letters + 3 figures +α, where α = missing / letter = common for the faculty/section .

RECTOR
Prof. Dan Cașcaval, PhD.

DEAN
Prof.Daniela Tărniceriu, PhD.

HEAD OF DEPARTMENT
Assoc. Prof. [illegible]t Burdia, PhD.